

## Γεώργιος Σταμούλης

### Εργασία:

Πανεπιστήμιο Θεσσαλίας  
Τμήμα Μηχανικών Η/Υ, Τηλεπικοινωνιών και Δικτύων  
Γκλαβάνη 37  
Βόλος 38221

### Κατοικία:

Σταθά 153  
Βόλος 38222

Τηλ: 24210-78528

Τηλ: 24210-74971

e-mail: georges@uth.gr

<b>Επιστημονικά ενδιαφέροντα</b>	Σχεδιασμός κυκλωμάτων χαμηλής ισχύος, επαλήθευση και αξιοπιστία ολοκληρωμένων κυκλωμάτων, υπολογισμός μέσης και μέγιστης ισχύος, σχεδιασμός συστημάτων λογισμικού CAD. Θεωρία βελτιστοποίησης και εφαρμογές. Ασύρματα δίκτυα αισθητήρων και εφαρμογές.
<b>Εκπαίδευση</b>	1991—1994 <u>University of Illinois</u> Urbana, Illinois Διδακτορική διατριβή στο Τμήμα Ηλεκτρολόγων και Μηχανικών Ηλεκτρονικών Υπολογιστών με τίτλο: Πιθανοθεωρητική εξομοίωση για αξιοπιστία και υπολογισμό μέσης ισχύος. Επιβλέπων: Ibrahim Hajj
	1989—1991 <u>University of Illinois</u> Urbana, Illinois Master of Science στο Τμήμα Ηλεκτρολόγων και Μηχανικών Ηλεκτρονικών Υπολογιστών με τίτλο: Νέες τεχνικές πιθανοθεωρητικής εξομοίωσης VLSI CMOS κυκλωμάτων. Επιβλέπων: Ibrahim Hajj
	1984—1989 <u>Εθνικό Μετσόβιο Πολυτεχνείο</u> Αθήνα Δίπλωμα από το Τμήμα Ηλεκτρολόγων και Μηχανικών Ηλεκτρονικών Υπολογιστών. Εκπόνηση διπλωματικής εργασίας με τίτλο: Σχεδίαση και ανάλυση δομικών στοιχείων για τηλεπικοινωνιακά συστήματα υψηλού ρυθμού μετάδοσης. Επιβλέπων: Ιωάννης Αβαριτσιώτης.
<b>Εμπειρία</b>	
Ερευνητική	Ιανουάριος 2009— <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος Καθηγητής
	Ιανουάριος 2003—Ιανουάριος 2009 <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος Αναπληρωτής Καθηγητής
	Ιούνιος 2001—Ιανουάριος 2003 <u>Πολυτεχνείο Κρήτης</u> Κουνουπιδιανά Επίκουρος Καθηγητής
	Ιανουάριος 2000—Ιούνιος 2001 <u>Intel Corp.</u> Χάιφα, Ισραήλ Επικεφαλής της ομάδας χαμηλής ισχύος του Mobile Processor Group για το Centrino.
	Απρίλιος 1999—Ιανουάριος 2000 <u>Intel Corp.</u> Santa Clara, California Διευθυντής των Strategic CAD Laboratories – τμήμα Santa Clara, και επικεφαλής της ομάδας χαμηλής ισχύος και αξιοπιστίας των Strategic CAD Laboratories.
	Ιανουάριος 1999—Φεβρουάριος 1999. <u>Υπουργείο Εθνικής Άμυνας.</u> Αθήνα Εξωτερικός συνεργάτης της Επιτροπής Έρευνας, Τεχνολογίας και Πληροφορικής.
	Αύγουστος 1997—Απρίλιος 1999 <u>Intel Corp.</u> Santa Clara, California Επικεφαλής της ομάδας CAD χαμηλής ισχύος για τους επεξεργαστές νέας γενιάς (παραγωγή μετά το 2002).

	<p>Ιούνιος 1995—Αύγουστος 1997  <u>Intel Corp.</u> Santa Clara, California  Sr. CAD Engineer. Σχεδιασμός κυκλωμάτων και συστημάτων CAD χαμηλής ισχύος.  Τέσσερις αιτήσεις για δίπλωμα ευρεσιτεχνίας (δύο που αφορούσαν κυκλώματα, τα οποία στη συνέχεια έγιναν διπλώματα ευρεσιτεχνίας, και δύο που αφορούσαν βελτιστοποιήσεις μεταγλωττιστών και παρέμειναν απόρρητα της Intel Corp.)</p>
	<p>Αύγουστος 1994-- Ιούνιος 1995  <u>University of Iowa</u> Iowa City, Iowa  Εξομοίωση κυκλωμάτων για αξιοπιστία και χαμηλή ισχύ.</p>
	<p>1989—1994  <u>Coordinated Science Laboratory</u> Urbana, Illinois  Πιθανοθεωρητική εξομοίωση για αξιοπιστία και χαμηλή ισχύ.</p>
	<p>1987—1989  <u>Εθνικό Μετσόβιο Πολυτεχνείο</u> Αθήνα  Συμμετοχή στο πρόγραμμα RACE, φάσεις 4.0 μέχρι 4.4.</p>
Διδακτική	<p>Αύγουστος 1994—Ιούνιος 1995  <u>University of Iowa</u> Iowa City, Iowa  Επισκέπτης Επίκουρος Καθηγητής  Εισαγωγή στον σχεδιασμό κυκλωμάτων VLSI (Φθινόπωρο 1994, μεταπτυχιακό).  Προχωρημένος σχεδιασμός κυκλωμάτων VLSI (Ανοιξη 1995, μεταπτυχιακό).</p>
	<p>Ιούνιος 2001—Ιανουάριος 2003  <u>Πολυτεχνείο Κρήτης</u> Χανιά  Σχεδιασμός Συστημάτων VLSI και ASIC (Φθινόπωρο 2001 και 2002).  Σχεδιασμός Ψηφιακών Κυκλωμάτων με Εργαλεία CAD (Φθινόπωρο 2001 ΠΜΣ)  Λογική Σχεδίαση Ψηφιακών Συστημάτων (Ανοιξη 2002).</p>
	<p>Σεπτέμβριος 2001 –  <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος  Ψηφιακή Σχεδίαση I (Φθινόπωρο 2001-2007)  Ψηφιακή Σχεδίαση II με CAD (Ανοιξη 2002 και 2003)  Ανάλυση Κυκλωμάτων (Φθινόπωρο 2009 και 2010)  Ηλεκτρονική I (Φθινόπωρο 2010 και 2012)  Σχεδίαση Συστημάτων VLSI (Ανοιξη 2003-2012)  Έλεγχος και Επαλήθευση Ολοκληρωμένων Κυκλωμάτων (Φθινόπωρο 2003-2006)  Σχεδίαση Μικροεπεξεργαστών (Φθινόπωρο 2004 ΠΜΣ)  Σχεδίαση Συστημάτων VLSI (Ανοιξη 2006-2012 ΠΜΣ)  Σχεδίαση Εργαλείων CAD (Φθινόπωρο 2006-2012 ΠΜΣ)  Σχεδίαση Χαμηλής Ισχύος (Ανοιξη 2011-2012 ΠΜΣ)  Αρχιτεκτονική Υπολογιστών (Φθινόπωρο 2006 ΠΜΣ)</p>
Διοικητική	<p>Σεπτέμβριος 2007 – Αύγουστος 2011  <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος  Πρόεδρος Τμήματος Μηχανικών Η/Υ, Τηλεπικοινωνιών και Δικτύων.</p>
	<p>Σεπτέμβριος 2003 – Αύγουστος 2007  <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος  Αναπληρωτής Πρόεδρος Τμήματος Μηχανικών Η/Υ, Τηλεπικοινωνιών και Δικτύων.</p>
	<p>Σεπτέμβριος 2005 – Αύγουστος 2007  <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος  Διευθυντής Προγράμματος Μεταπτυχιακών Σπουδών</p>
	<p>Σεπτέμβριος 2004 – Αύγουστος 2005  <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος  Εκπρόσωπος των Αναπληρωτών Καθηγητών στη Σύγκλητο</p>
	<p>Σεπτέμβριος 2007 – Αύγουστος 2011  <u>Πανεπιστήμιο Θεσσαλίας</u> Βόλος  Μέλος της Επιτροπής Ερευνών</p>
	<p>Συμμετοχή σε Επιτροπές Διαγωνισμών, Μετεγγραφών, Αξιολόγησης Υποψηφίων για το ΠΜΣ, Προγράμματος Σπουδών, Κατατακτηρίων Εξετάσεων, Αξιολόγησης Κατατασσομένων από το ΔΙΚΑΤΣΑ/ΔΟΑΤΑΠ, Επιλογής Διοικητικού Προσωπικού, Επιλογής Υποψηφίων για θέσεις του ΠΔ 407/80, ΣΕΜΣ.</p>
	<p>Συμμετοχή σε πάνω από δεκαπέντε (15) εισηγητικές επιτροπές εκλεκτορικών σωμάτων για μέλη ΔΕΠ και σε τρεις (3) εισηγητικές επιτροπές εκλεκτορικών σωμάτων για μέλη ΕΤΕΠ.</p>

<b>Καινοτόμες επιχειρήσεις</b>	Νοέμβριος 2007— <u>Sensap A.E.</u> Ιδρυτής, Chief Technical Officer	Αθήνα
	Νοέμβριος 2008— <u>Nanotropic A.E.</u> Ιδρυτής, Chief Scientist	Αθήνα
<b>Επιστημονικός Σύμβουλος</b>	Αύγουστος 1993 <u>Advanced Micro Devices</u> Σύμβουλος για θέματα αξιοπιστίας και χαμηλής ισχύος.	San Jose, California
	Ιούνιος 2003—Μάρτιος 2004 <u>Οργανισμός Προώθησης Ελληνικού Πολιτισμού</u> Σύμβουλος για ψηφιακές πλατφόρμες μουσείων	Αθήνα
	Σεπτέμβριος 2009—Μάρτιος 2010 <u>Παρατηρητήριο για την Κοινωνία της Πληροφορίας</u> Σύμβουλος για υποδομές GIS	Αθήνα
	Ιούνιος 2008— <u>Helic A.E.</u> Σύμβουλος σε θέματα προσομοίωσης ψηφιακών κυκλωμάτων.	Αθήνα
	Ιούλιος 2011— <u>Υπουργείο Εθνικής Άμυνας</u> Σύμβουλος σε θέματα ασφαλείας.	Αθήνα
<b>Reviews</b>	<p>IEEE Transactions on Computers          IEEE Transactions on VLSI Systems          IEEE Transactions on Computer Aided Design          Sensors &amp; Actuators: A. Physical.          Μέλος τεχνικής επιτροπής του Custom Integrated Circuit Conference (1996-1997)          Μέλος τεχνικής επιτροπής και session chair στο International Symposium on Low Power Design (1999-2007)          Μέλος τεχνικής επιτροπής του International On-Line Testing Workshop (2000-2006)          Μέλος τεχνικής επιτροπής του Design and Test in Europe 2001, 2004-2006          Μέλος τεχνικής επιτροπής του ISQED 2001          Μέλος της οργανωτικής επιτροπής του PCI 2005</p>	
<b>Δημοσιεύσεις Thesis</b>	<p>Γεώργιος Σταμούλης. “Σχεδίαση και ανάλυση δομικών στοιχείων για τηλεπικοινωνιακά συστήματα υψηλού ρυθμού μετάδοσης”. Διπλωματική εργασία. Τμήμα Ηλεκτρολόγων και Μηχανικών Ηλεκτρονικών Υπολογιστών. Εθνικό Μετσόβιο Πολυτεχνείο. Ιούνιος 1989.</p>	
	<p>Georgios I. Stamoulis. “New techniques for probabilistic simulation of VLSI CMOS circuits”. Εργασία Masters. Τμήμα Ηλεκτρολόγων και Μηχανικών Ηλεκτρονικών Υπολογιστών. University of Illinois at Urbana-Champaign. Σεπτέμβριος 1991. (6 citations)</p>	
	<p>Georgios I. Stamoulis. “Probabilistic simulation for reliability and average power estimation”. Διαδακτορική διατριβή. Τμήμα Ηλεκτρολόγων και Μηχανικών Ηλεκτρονικών Υπολογιστών. University of Illinois at Urbana-Champaign. Απρίλιος 1994. (2 citations)</p>	
Συνέδρια με κρίση	<p>P.-C. Li, G. I. Stamoulis, and I. N. Hajj. “A probabilistic timing approach to hot-carrier effect estimation”. Proceedings of the IEEE/ACM Conference on Computer Aided Design, pp. 210-213, Νοέμβριος 1992. (17 citations)</p>	
	<p>G. I. Stamoulis, and I. N. Hajj. “Improved techniques for probabilistic simulation including signal correlation effects”. Proceedings of the 30th ACM/IEEE Design Automation Conference, pp. 379-383, Ιούνιος 1993. (29 citations)</p>	
	<p>P.-C. Li, G. I. Stamoulis, and I. N. Hajj. “iPROBE-d: A hot-carrier and oxide reliability simulator”. Proceedings of the International Reliability Physics Symposium 1994, pp. 274-279. (15 citations)</p>	
	<p>G. I. Stamoulis, and I. N. Hajj. “Slope considerations in probabilistic simulation”. Proceedings of the 1994 Custom Integrated Circuits Conference, pp. 186-190, Μάιος 1994. (1 citation)</p>	
	<p>G. I. Stamoulis. “A Monte-Carlo approach for the accurate and efficient estimation of average transition probabilities in sequential logic circuits”. Proceedings of the 1996 Custom Integrated Circuits Conference pp. 221-224. (9 citations)</p>	

	G. I. Stamoulis et al. "Transistor-level optimization". Proceedings of the Design Technology and Test Conference 1997. Invited paper.
	Y. Ye, K. Roy, and G. I. Stamoulis. "Quasi-static energy recovery logic and supply clock generation circuits". Proceedings of the 1997 International Symposium on Low Power Design, pp. 96-99. (9 citations)
	N. Bellas, I. Hajj, C. Polychronopoulos, and G. Stamoulis. "Architectural and compiler support for energy reduction in the memory hierarchy of high-performance microprocessors". Proceedings of the 1998 International Symposium on Low Power Design, pp. 70-75. Ιούλιος 1998. (111 citations)
	N. Bellas, I. Hajj, C. Polychronopoulos, and G. Stamoulis. "A new scheme for I-Cache energy reduction in High Performance Processors". Power-Driven Microarchitectures Workshop, International Symposium On Computer Architecture (ISCA), June 1998, Barcelona, Spain.
	U. K. Narayanan, R. K. Roy, and G. I. Stamoulis. "Characterizing individual gate power sensitivity in low power design". Proceedings of VLSI-India 1999, pp. 625-628. (6 citations)
	N. Bellas, I. Hajj, C. Polychronopoulos, and G. Stamoulis. "Energy and Performance Improvements in Microprocessor Design using a Loop Cache". Proceedings of ICCD '99, pp. 378-383. (68 citations)
	P. D. Dimitropoulos, C. Kachris, and G. I. Stamoulis, "A New SOI capacitive sensor for absolute and differential pressure measurements," Digest 18th European Conf. Solid State Sensors (EUROSENSORS 2004), September 2004, Rome – Italy, pp. 60-61.
	P. D. Dimitropoulos, S. P. Nikolaidis, D. P. Karampatzakis, and G. I. Stamoulis, "A low-power CMOS VLSI circuit for signal conditioning in integrated capacitive sensors," IEEE Proc. 3rd International Conf. Sensors (Sensors 2004), October 2004, Vienna – Austria, pp. 202–205.
	P. D. Dimitropoulos, E. Hristoforou, and G. I. Stamoulis, "A hybrid Jiles-Atherton / Stoner-Wolfarth magnetic hysteresis model for inductive sensors and actuators," IEEE Proc. 3rd International Conf. Sensors (Sensors 2004), October 2004, Vienna – Austria, pp. 1566–1569.
	N. Evmorfopoulos, D. P. Karampatzakis, and G. I. Stamoulis, "Voltage-Drop-Constrained Optimization of Power Distribution Network Based on Reliable Maximum Current Estimates", ICCAD '04, pp. 479- 484. (3 citations)
	D. P. Karampatzakis, N. E. Evmorfopoulos and G. I. Stamoulis, "A Statistically-Based Engine for P/G Network Optimization", IEEE PRIME '05, pp. 51- 54.
	G. Dimitriou, P.K. Kikiras, G. I. Stamoulis, and I. N. Avaritsiotis. "A Tool for Calculating Energy Consumption in Wireless Sensor Networks", Proceedings of the 10th Panhellenic Conference on Informatics, pp. 611-621. (2 citations)
	G. Stamoulis, M. Koziri, I. Katsavounidis, and N. Bellas. "A Low-Power VLSI Architecture for Intra Prediction in H.264", Proceedings of the 10th Panhellenic Conference on Informatics, pp. 633-640.
	D. Karampatzakis, N. Evmorfopoulos, M. Tsiampas, and G. Stamoulis, "An RTL-to-grid design flow for power grid verification based on a statistical estimation engine", IEEE PRIME, Lecce, Italy, 2006. IEEE PRIME '06, pp. 37-40.
	M. G. Koziri, G. I. Stamoulis, and I. X. Katsavounidis, "A Low-Power VLSI Architecture for Intra Prediction in H.264", IEEE PRIME '06, pp. 109-112.
	D. Bountas and G. I. Stamoulis, "CARROT: A Tool for Fast and Accurate Soft Error Rate Estimation", 6th International Workshop, SAMOS 06, pp.331-338.
	N. Evmorfopoulos, D. P. Karampatzakis, and G. I. Stamoulis, "Precise Identification of the Worst-Case Voltage Drop Conditions in Power Grid Verification", ICCAD '06, pp. 112-118. (7 citations)
	M. G. Koziri, G. I. Stamoulis, and I. X. Katsavounidis, "Power reduction in H.264 encoder through algorithmic and circuits transformation" ISLPED 2006, pp. 107-112. (3 citations)
	Maria G. Koziri, Adonios N. Dadaliaris, Georgios I. Stamoulis, and I. X. Katsavounidis, "A Novel Low-Power Motion Estimation Design for H.264" ASAP 2007. (4 citations)

	P. Kikiras, D. Drakoulis, D. Dres, G.I.Stamoulis “Wireless Sensor Networks: Business Models and Market Issues”, at 6th Conf. Telecomm Technoeconomics, 14-15 June 2007 Helsinki, Finland. (3 citations)
	K. Katsalis, A. Xenakis, K. Kikiras, G. Stamoulis “Topology Optimization in Wireless Sensor Networks for Precision Agriculture Applications” “International Conference on Sensor Technologies and Applications SENSORCOMM 2007 October 14-20, 2007 - Valencia, Spain. (21 citations)
	K. Katsalis, A. Xenakis, P. Kikiras, G. Stamoulis Μεθοδολογίες βελτιστοποίησης της τοπολογίας ασυρμάτων δικτύων αισθητήρων σε εφαρμογές γεωργίας ακριβείας. 5ο Συνέδριο Ε.Γ.Μ.Ε. 2007, 18-20 Οκτωβρίου 2007 Λάρισα
	K. Katsalis, A. Xenakis, K. Kikiras, G. Stamoulis, “Topology Optimization in Wireless Sensor Networks for Precision Agriculture Applications” “ at 6th European Conference on Precision Agriculture, 3-6 June 2007 Skiathos, Greece
	D. P. Karampatzakis, M. K. Tsiampas, N. E. Evmorfopoulos, and G. I. Stamoulis, “A Design Flow for the Precise Identification of the Worst-Case Voltage Drop in Power Grid Analyses”. Panhellenic Conference on Informatics, 2008 (PCI '08), pp. 135 – 139.
	P. Kikiras, L. Perlepes, I. Kalavros, A. Tzimas, and G. Stamoulis, “Sensor Networks Applications in Livestock Production: the Case of Fleming Institute’s Animal House”. 2nd Panhellenic Conference of Livestock Breeding, 2008, Larissa, Greece.
	P. Kikiras, L. Perlepes, and G. Stamoulis, “Wireless Sensor Networks in Gaming”. 1st Workshop on Wireless Sensor Networks, 2008, Athens, Greece.
	D. Bountas, G. Stamoulis, and N. Evmorfopoulos, “A macromodel technique for VLSI dynamic simulation by mapping pre-characterized transitions”. IEEE International Conference on Computer Design, 2008 (ICCD 2008), pp. 450 – 456. (3 citations)
	N. Papadakis, K. Ntalianis, A. Doulamis, and G. Stamoulis, “An Automatic Multi-Agent Web Image and Associated Keywords Retrieval System”. 16th International Conference on Systems, Signals and Image Processing, 2009 (IWSSIP 2009), pp. 1-4.
	M. Owaida, M. Koziri, I. Katsavounidis, and G. Stamoulis, “A high performance and low power hardware architecture for the transform and quantization stages in H.264”. IEEE International Conference on Multimedia and Expo, 2009 (ICME 2009), pp. 1102 – 1105. (7 citations)
	A. Xenakis, L. Perlepes, P Kikiras, and G. Stamoulis. “Application of the LGR Algorithm for topology control in a wireless sensor network for precision agriculture applications”. Panhellenic Conference of the Society of Agricultural Engineers, 2009, Thessaloniki Greece, pp. 641-648.
	C. Chatziplaton, G. I. Stamoulis, and P.Kikiras, “Vehicle speed and position determination using WSN”. 2nd Workshop on Wireless Sensor Networks, 2009, Athens, Greece.
	G. Giannakas, F. Plessas, G. Nassopoulos, and G. Stamoulis, “A 2.45GHz power harvesting circuit in 90nm CMOS”. 17th IEEE International Conference on Electronics, Circuits, and Systems (ICECS), 2010, pp. 835 – 838. (1 citation)
	M. K. Tsiampas, D. Bountas, P. Merakos, N. E. Evmorfopoulos, S. Bantas, and G. I. Stamoulis, “A power grid analysis and verification tool based on a Statistical Prediction Engine”. 17th IEEE International Conference on Electronics, Circuits, and Systems (ICECS), 2010, pp. 839 – 842.
	A. Zaharis, A. I. Martini, P. Kikiras, and G. Stamoulis, “User Authentication Method and Implementation Using a Three-Axis Accelerometer”. MOBILIGHT 2010, pp. 192-202. (1 citation)
	A. Raman, D. Bountas, and G. Stamoulis, “A High-Capacity Power Integrity Flow Supporting Inductive Rail Effects With Transistor-Level Accuracy”. Magma Users Summit on Integrated Circuits 2010 (Best paper award).
	A. Zaharis, A. I. Martini, L. Perlepes, G. Stamoulis, and P. Kikiras, “Live forensics framework for wireless sensor nodes using sandboxing”. Proceedings of the 6th ACM workshop on QoS and security for wireless and mobile networks 2010 (Q2SWinet '10), pp. 70-77. (2 citations)

	N. Evmorfopoulos, M. –A. Rammou, G. Stamoulis, and J. Moondanos, “Characterization of the worst-case current waveform excitations in general RLC-model power grid analysis”. 2010 IEEE/ACM International Conference on Computer-Aided Design (ICCAD), pp. 824 – 830. (3 citations)
	V. N. Petoussis, P. D. Dimitropoulos, G. Stamoulis, and E. Houstis, “Novel Dynamic Technique Reducing the Offset Voltage in a Hall Effect Sensor”. 18th Sensor + Test, 2011, pp. 780 – 785.
	V. N. Petoussis, P. D. Dimitropoulos, G. Stamoulis, and E. Houstis, “Introducing a New Hall Effect Sensor- Novel Dynamic Offset Reduction Method”, 1st International Conference on Pervasive and Embedded Computing and Communication Systems (PECCS) Algarve Portugal, 2011.
	A. Zaharis, L. Perlepes, G. Stamoulis, and P. Kikiras, “End – to – End Secure Data Delivery in Wireless Sensor Networks”. SENSORCOMM 2011, pp. 356-364.
	F. Liakou, P. Dimitropoulos, and G. Stamoulis, “2D Simulator for Eddy Current Field Filters”. Eurosensory XXV, 2011. (1 citation)
	M. –A. Nef, S. Karagiorgou, G. I. Stamoulis, and P. K. Kikiras, “Supporting Service Differentiation in Wireless Sensor Networks”. 15th Panhellenic Conference on Informatics (PCI), 2011, pp. 127 – 133. (1 citation)
	M. –A. Nef, I. Filippopoulos, E. Voumvourakis, A. Aggelis, L. Perlepes, G. Stamoulis, P. Kikiras, “i-Protect: An Open Source Emergency Management Framework”. 15th Panhellenic Conference on Informatics (PCI), 2011, pp. 386 – 391. (1 citation)
	F. Toufexis, A. Papanikolaou, D. Soudris, G. Stamoulis, and S. Bantas, “Power, Performance and Area Prediction of 3D ICs during Early Stage Design Exploration in 45nm”. 18th IEEE International Conference on Electronics, Circuits, and Systems (ICECS), 2011, pp. 715 - 718.
	M. –A. Nef, L. Perlepes, S. Karagiorgou, G. I. Stamoulis, and P. K. Kikiras, “Enabling QoS in the Internet of Things”. Fifth International Conference on Communication Theory, Reliability, and Quality of Service (CTRQ) 2012, pp. 33-38. (1 citation)
	K. Daloukas, M.-A. Rammou, G. Drasidis, M. Tsiampas, N. Evmorfopoulos, P. Tsompanopoulou, and G. Stamoulis, ”Parallel Preconditioners Based on Fast Poisson Solvers for Efficient Large-Scale Power Grid Analysis”. ACM/IEEE 2012 Design Automation Conference, Poster. San Francisco, June 2012.
	K. Daloukas, N. Evmorfopoulos, P. Tsompanopoulou, and G. Stamoulis, ”Fast Transform-Based Solvers as Parallel Preconditioners for Large-Scale Power Grid Analysis on Massively Parallel Architectures”. Poster at the ACM Student Research Competition, held in conjunction with the ACM/IEEE 2012 Design Automation Conference. San Francisco, June 2012.
	K. Daloukas, N. Evmorfopoulos, G. Drasidis, M. Tsiampas, P. Tsompanopoulou, and G. Stamoulis, “Fast Transform-Based Preconditioners for Large-Scale Power Grid Analysis on Massively Parallel Architectures”, ICCAD 2012, pp. 384-391. (Best Paper Award Nominee)
	N. Zarokostas, P. Dimitropoulos, J. Soldatos, and G. Stamoulis, “Triggering and Data Collection Framework for Sensing Application Level Events”, SOFTCOM 2012, pp. 1-5.
	A. Xenakis, I. Katsavounidis, and G. Stamoulis, “Investigating Wireless Sensor Network Lifetime under Static Routing with Unequal Energy Distribution”, accepted for publication at APSIPA 2012.
	A. Cevrero, N. Evmorfopoulos, C. Antoniadis, P. Ienne, Y. Leblebici, A. Burg, and G. Stamoulis, “Fast and Accurate BER Estimation Methodology for I/O Links Based on Extreme Value Theory”. Accepted for publication at DATE 2013.
	K. Daloukas, A. Marnari, N. Evmorfopoulos, P. Tsompanopoulou, and G. Stamoulis, “A Parallel Fast Transform-Based Preconditioning Approach for Electrical-Thermal Co-Simulation of Power Delivery Networks”. Accepted for publication at DATE 2013.

Περιοδικά	J. N. Avaritsiotis, G. Stamoulis, and S. A. Achtidas. "Automatic Resistor generation and thick film circuit layout using the Magic layout editor". <i>Microelectronics Journal</i> , pp. 5-14, June 1991.
	P.-C. Li, G. I. Stamoulis, and I. N. Hajj. "A probabilistic timing approach to hot-carrier effect estimation". <i>IEEE Transactions on Computer Aided Design</i> , pp. 1223-1234, Οκτώβριος 1994.
	N. Bellas, I. Hajj, C. Polychronopoulos, and G. Stamoulis. "Architectural and Compiler Techniques for Energy Reduction in High Performance Microprocessors". <i>IEEE Transactions on VLSI Systems</i> , Ιούλιος 2000, pp. 317-326. (74 citations)
	G. I. Stamoulis. "A Monte-Carlo Approach for the Estimation of Average Transition Probabilities in Sequential Logic Circuits". <i>Active and Passive Electronic Components</i> , vol. 24, no. 2, pp. 69-85, 2001.
	N. E. Evmorfopoulos, G. I. Stamoulis, and J. N. Avaritsiotis. "A Monte-Carlo approach for maximum power estimation based on extreme value theory". <i>IEEE Transactions on Computer Aided Design</i> , vol. 21, no. 4, pp. 415-432, 2002. (22 citations)
	P. D. Dimitropoulos, C. Kachris, D. P. Karampatzakis, and G. I. Stamoulis, "A new SOI capacitive sensor for absolute and differential pressure measurements", <i>Sensors and Actuators A</i> , Vol. 123-124 (2005), pp. 36-43. (16 citations)
	P. D. Dimitropoulos, D. P. Karampatzakis, G. D. Panagopoulos, and G. I. Stamoulis, "A Low-Power / Low-Noise Readout Circuit for Integrated Capacitive Sensors", <i>IEEE J. Sensors</i> , Vol. 6 (2006), pp. 755-769. (19 citations)
	P. D. Dimitropoulos, G. I. Stamoulis, and E. Hristoforou, "A 3D Hybrid Jiles-Atherton / Stoner-Wohlfarth Magnetic Hysteresis Model for Inductive Sensors and Actuators", <i>IEEE J. Sensors</i> , Vol. 6 (2006), pp. 721-736. (3 citations)
	N. E. Evmorfopoulos, D. P. Karampatzakis, and G. I. Stamoulis, "Accurate Minimum Area Design of Power/Ground Meshes Subject to Voltage-Drop Constraints", <i>Journal of Active and Passive Electronic Devices</i> , Vol. 2, 2006, pp. 55-70.
	V. N. Petoussis, P. Dimitropoulos, and G. Stamoulis, "A Novel Hall Effect Sensor Using Elaborate Offset Cancellation Method". <i>Sensors and Transducers</i> , Vol. 100, Issue 1 (2009), pp. 85-91.
	V. N. Petoussis, P. Dimitropoulos, and G. Stamoulis, "General Development of a New Hall Effect Sensor". <i>Sensors and Transducers</i> , Vol. 127, Issue 4 (2011), pp. 36-44.
	L. Perlepes, A. Zaharis, G. Stamoulis, and P. Kikiras, "A Framework for Secure Data Delivery in Wireless Sensor Networks". <i>Sensors and Transducers</i> , Vol. 136, Issue 2 (2012), pp. 125-149.
Κεφάλαια σε Βιβλία	N. Evmorfopoulos, J. Avaritsiotis, and G. Stamoulis, "Maximum power estimation in CMOS VLSI circuits", in A. Nassiopoulou and X. Zanni (eds.), <i>Microelectronics, Microsystems and Nanotechnology</i> , World Scientific, 2001.
Βιβλία	Μετάφραση στα Ελληνικά της 3ης έκδοσης του <i>Computer Architecture των Hennessy και Patterson</i> , σε συνεργασία με τους Δ. Πνευματικάτο και Δ. Σερπάνο.
Διπλώματα ευρεσιτεχνίας	Georgios I. Stamoulis, Junji Sugisawa, and Michael Y. Zhang. "Method and Apparatus for Low Power Data Transmission". United States Patent 5831453. (12 citations)
	Georgios I. Stamoulis, and Yibin Ye. "Method and Apparatus for Generating Waveforms using Adiabatic Circuitry". United States Patent 5838203. (21 citations)
Διπλωματικές	Εβδομήντα (70) ολοκληρώθηκαν, δεκατρείς (13) σε εξέλιξη.
Επίβλεψη διδακτορικών	Δέκα (10) ολοκληρώθηκαν, τρεις (3) σε εξέλιξη.
Μεταπτυχιακές διπλωματικές	Δώδεκα (12) ολοκληρώθηκαν, τρεις (3) σε εξέλιξη.
Τριμελείς και επταμελείς επιτροπές	Πανεπιστήμιο Θεσσαλίας, Πολυτεχνείο Κρήτης, Πανεπιστήμιο Πατρών, Εθνικό Μετσόβιο Πολυτεχνείο, Purdue University, École Polytechnique Fédérale de Lausanne.

**Ερευνητικά  
προγράμματα**

- Intel Corp. δωρεά \$45000 και μηχανημάτων για το εργαστήριο
- Θέων Αισθητήρες AEBE. €229000.  
Ανάπτυξη αισθητήρων πίεσης με τεχνολογία MEMS
- ΠΕΝΕΔ 2003. €106000.  
Βελτιστοποίηση κυκλωμάτων VLSI ως προς το κύκλωμα τροφοδοσίας.
- NETNET €15000.  
Σεμινάρια επιμόρφωσης Ηλεκτρολόγων Μηχανικών
- ΥΠΠΟ €6000.  
Ανάπτυξη συστήματος περιβαλλοντικών μετρήσεων.
- iMuse €500000.  
Ανάπτυξη συστήματος πλοήγησης σε μουσεία βασισμένο σε τεχνολογία RFID.
- Nanotropic Spin-off €600000.  
Αξιόπιστος υπολογισμός πτώσης τάσης σε κυκλώματα τροφοδοσίας ολοκληρωμένων κυκλωμάτων.
- ECOSYSTEM €40000.  
Ανάπτυξη συστήματος Smart Home βασισμένο σε FPGAs.
- NanoTrim €1200000.  
Βελτιστοποίηση μεγέθους τρανζίστορ ολοκληρωμένων κυκλωμάτων στο φυσικό επίπεδο.